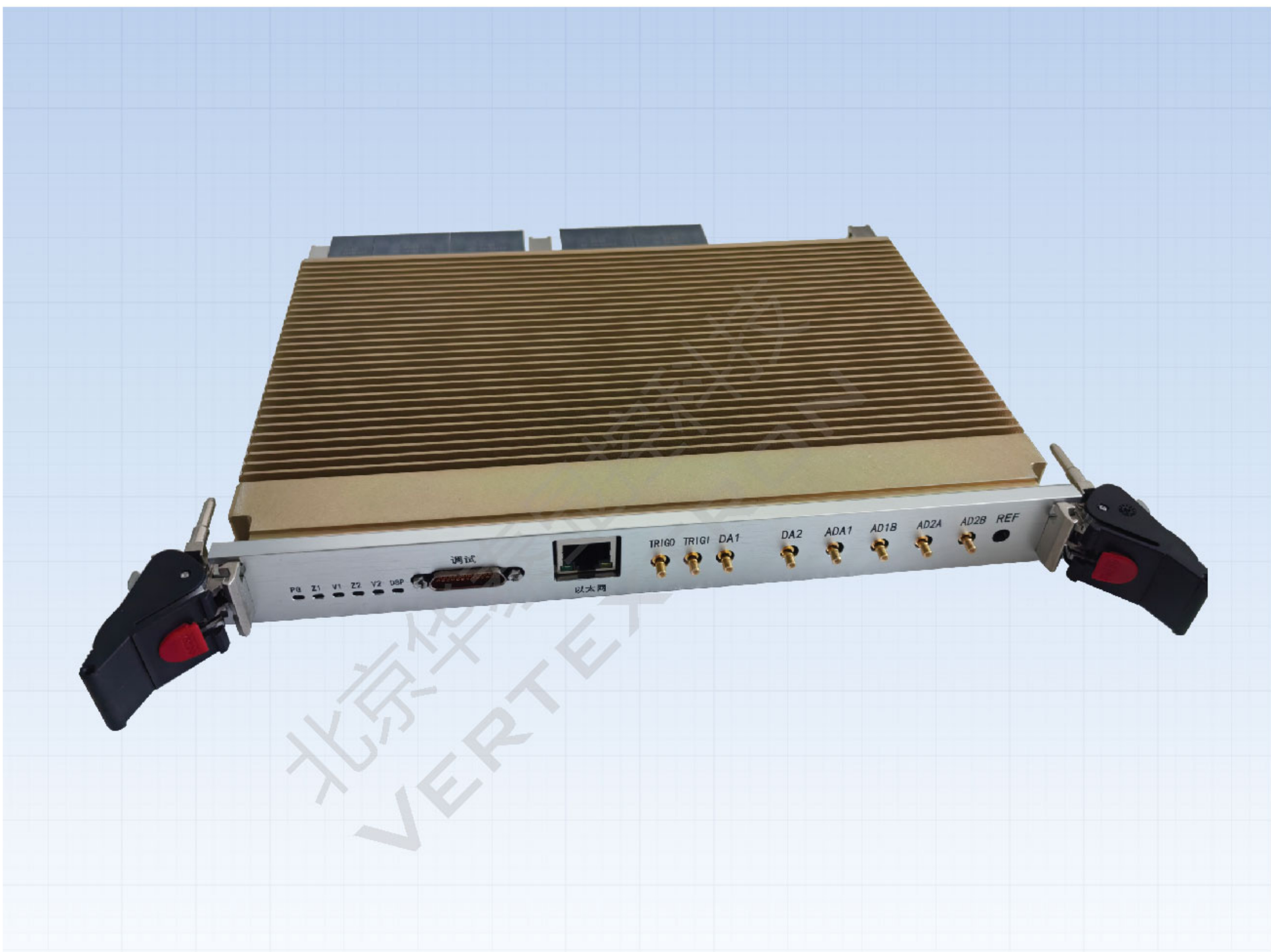




基本特征/FEATURES

- 符合6U VPX总线规范
- 采用V7+Z7+DSP处理核心架构
- 最大支持4路ADC采集通道
- 最大支持2路DAC播放通道
- 板载频率综合器，为ADC、DAC提供工作时钟
- 支持1路LVTTTL/TTL外触发输入
- 支持被动风冷和主动散热选配
- 支持Linux/Ubuntu,VxWorks等系统
- 工作温度：-40°~+85°C



基本参数/SPECIFICATIONS

产品概述	VPX-6077D信号处理板采用V7+Z7+DSP处理核心架构，配置高速ADC、DAC、时钟、缓存器等，并引出PCIe、GTX/GTH、以太网口、LVDS等信号到VPX，能够实现中频模拟采集、信号播放、数据传输、数据处理以及输出控制等多种功能。	
技术指标	PC接口	6U VPX ;支持结构导冷和风冷配置
	主处理器	V7+Z7+DSP 处理核心架构 (ZYNQ-7-XC7Z100-2FFG900I + V71-XC7VX690T-2FFG1761I + DSP-TMS320C6678)
	信号采集	通道数量：最大支持4路ADC采集通道
		交流耦合、50Ω负载匹配
		满量程输入信号幅度：500mVpp
		ADC量化数据位：14bit
		ADC采样率：默认配置2.4Gsps
	信号播放	通道数量：最大支持2路DAC播放通道
		交流耦合、50Ω负载匹配
		量化数据位：14bit
		DAC转换率：默认配置2.4Gsps
	时钟	板载频率综合器，为ADC、DAC提供工作时钟
		频率综合器支持内、外参考及外时钟输入三种方式
	支持1路LVTTTL/TTL外触发输入	
	处理能力	1片XC7VX690T
电气及物理特性		挂载二组DDR3 SDRAM，每组2GB、64bit
		配置1片32MB的QSPI FLASH，用于固件存储
		1片ZYNQ-7000：XC7Z100-2FFG900I
		PS DDR3 SDRAM，64bit、2GB
		PL端一组 DDR3SDRAM，64bit、2GB
		1片32MB的QSPI FLASH，用于固件存
应用场合	内部互联总线	两个处理器之间提供x8的高速串行总线互联，链路线速率可支持5G/6.25G/10Gbps
		两个处理器之间提供不低于16对的LVDS 通用IO信号互联
	PCIe	提供1路PCIe到VPX接口，用于与主控板之间的通信
	高速串行总线	提供16x的GTH高速串行总线到VPX接口，用于板间互联通信
	通用IO信号	V7 690T 引出若干IO信号到VPX
	调试接口	JTAG调试信号分别引出到VPX和前面板J30J
产品订购信息	板卡尺寸	6U VPX
	板卡供电	DC 12V
	散热方式	加装散热片被动散热
	工作温度	-40°~+85°C
	存储温度	-50°~+125°
	工作湿度	5%~95%，非凝结
名称型号	图像采集系统	
	高速模拟数据采集光纤传输系统	
	雷达系统半实物仿真	
	网络硬件加速平台	
名称型号	名称型号	VPX总线信号处理板 VPX-6077D
		配套BSP包（请与我司人员联系）
		相关配套系统驱动程序

板卡功能框图

